

映像遅延装置 カコロクシリーズ

映像遅延装置 [VM-800/VM-800-PCB]

今を記録しながら、同時に過去を見る。

映像を録画しながら同時に過去の映像を表示する機能、スロー再生機能、1/60秒毎のコマ送り機能といった多彩な機能を搭載しています。

プロも愛用の、スポーツフォームの確認・分析に特化した最先端の映像遅延装置です。



遅延表示

低消費
電力

繰り返し
再生

スロー
再生

コマ送り

小型軽量

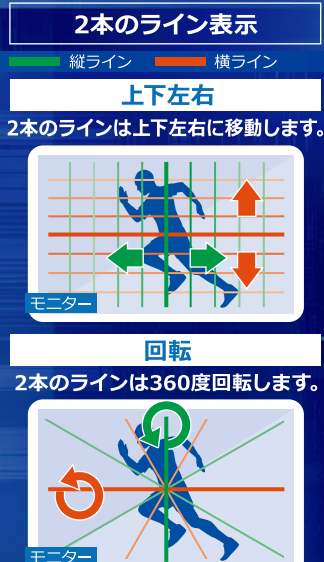
①遅延再表示機能



②静止画表示機能



③ライン表示機能



④多彩な操作方法



・VM-810/VM-810-PCB
VM-800/VM-800-PCBは
RS-232Cでの操作が可能

小柄なボディに映像トレーニング機能を満載した先進の映像遅延装置・遅延メモリ

**基板
単体売り**
VM-800-PCB
設置方法が豊富で
融通が利く!



遅延時間
80秒 (VM-800)
160秒 (VM-810)
2倍!



RS-232C 対応	VM-800-PCB 通常36,000円 (税別)	VM-800 通常69,000円 (税別)
入力	NTSC コンポジットビデオ × 1 振幅 1Vpp 入力インピーダンス75Ωまたは7KΩ	
出力	NTSC コンポジットビデオ × 1 振幅1Vpp 出カインピーダンス75Ω	
有効画素数	720×480 (1フレーム)	
録画/再生速度	30フレーム/秒	
録画方式	YUV 4:2:2 デジタルメモリ (MOTION JPEG)	
外部操作	RS-232C	
遅延時間	最大80秒 (VM-800)	
巻き戻し時間	最大80秒 (VM-800)	
電源	AC アダプタ (5V, 2A)	
消費電力	3W	
動作環境	温度 0~40℃ 湿度 20~80% (非結露のこと)	
保存環境	温度 -20℃~60℃ 湿度 10~90% (非梱包にて)	
腐食性ガス	なきこと	
外形寸法	184(W) × 30(H) × 93(D) mm (突起部を含まず)	
重量	480g	

RS-232C 対応	VM-810 79,000円 (税別)	VM-800 69,000円 (税別)
入力	NTSC コンポジットビデオ × 1 振幅 1Vpp 入力インピーダンス75Ωまたは7KΩ	
出力	NTSC コンポジットビデオ × 1 振幅1Vpp 出カインピーダンス75Ω	
有効画素数	720×480 (1フレーム)	
録画/再生速度	30フレーム/秒	
録画方式	YUV 4:2:2 デジタルメモリ (MOTION JPEG)	
外部操作	RS-232C	
遅延時間	最大160秒 (VM-810)	最大80秒 (VM-800)
巻き戻し時間	最大160秒 (VM-810)	最大80秒 (VM-800)
電源	AC アダプタ (5V, 2A)	
消費電力	3W	
動作環境	温度 0~40℃ 湿度 20~80% (非結露のこと)	
保存環境	温度 -20℃~60℃ 湿度 10~90% (非梱包にて)	
腐食性ガス	なきこと	
外形寸法	184(W) × 30(H) × 93(D) mm (突起部を含まず)	
重量	480g	

※VM-800-PCBはVM-800の基板単体を指します。
外装を取り除くことでお値段もさらに安くなり、
かつ設置等に応用が利くため、使用用途も大幅にアップします。

※映像遅延装置カコロクVM-810はVM-800の機能をベースとしてます。
VM-800は遅延時間が最大80秒に対し、VM-810は2倍の最大160秒と
なってます。

杉岡システム株式会社
SUGIOKA SYSTEM

〒573-0046 大阪府枚方市宮之下町8番2号

Tel.072-853-3553

Fax.072-853-3577

<https://www.sugiokasystem.co.jp>

カコロク

検索

事業内容

映像機器をはじめとした電子機器・組み込みソフトウェア・ハードウェアの設計・開発・製造・販売

実績

映像遅延装置カコロクVM-800HD & VM-810 & VM-800の開発
日本代表体操選手のトレーニングに映像遅延装置カコロクVM-800HDを使用
マイクロプロセッサ搭載ハードウェア設計・開発
高級ハードウェア記述言語による省開発コスト&高性能回路設計 (主にxilinx 社製FPGA / CPLD を使用)
デジタル技術を用いた各種製品の企画・開発・設計、TRON など制御向けカーネルを使用した開発
iOS / Android 用ソフトウェア開発・各種サーバ構築・運用 (ARM-Linux , Windows 7 / 8 / 10)
美容機器製品開発・録画装置を始めとした映像機器・映像装置・ソフトの開発・ネットワークシステム設計